

ERC-300A

- 配有以下项的 6 个 UART 模块：-支持 RS-232、RS-485 和 LIN-带片内硬件编码器和解码器的 IrDA®
 - 最多 4 个 SPI 模块
 - 最多 5 个 I2C™模块
 - 为 CPU 和 USB 时钟分别提供独立的 PLL
 - 带 8 位和 16 位数据线以及最多 16 条地址线的并行主/从端口（Parallel Master and Slave Port, PMP/PSP）
 - 硬件实时时钟和日历（Hardware Real-Time Clock/Calendar, RTCC）
 - 5 个 16 位定时器/计数器（两个 16 位定时器对组合可构成两个 32 位定时器）
 - 5 路捕捉输入
 - 5 路比较/PWM 输出
 - 5 个外部中断引脚
 - 可在最高 80 MHz 时翻转的高速 I/O 引脚
 - 所有 I/O 引脚上的高拉/灌电流（18 mA/18 mA）
 - 数字 I/O 引脚上的可配置漏极开路输出
 - **调试特性：**
 - 2 个编程和调试接口：
 - 双线接口，可与应用程序进行非抢占式访问和实时数据交换
 - 4 线 MIPS®标准增强型联合测试行动小组（Joint Test Action Group, JTAG）接口
 - 基于硬件的非抢占式指令跟踪
 - 符合 IEEE 标准 1149.2（JTAG）的边界扫描特性
- 模拟特性：
- 最多 16 路通道的 10 位模数转换器：-1 Msps 的转换速率-可在休眠和空闲模式下进行转换
 - 2 个模拟比较器